



ALTIUM认证电子工程师认证培训课程表

日程	时间	课程内容
第一天	9:00 - 10:15	电子产品设计/制造流程
		ALTIUM DESIGNER设计环境
	10:15 - 10:30	课间休息
	10:30 - 11:30	原理图库、PCB库及集成库
		原理图设计对象
	11:30 - 12:00	回顾与练习
	12:00 - 13:30	午休
	13:30 - 15:15	原理图设计基础
		编译与ERC检查
		物料清单BOM输出
	15:15 - 15:30	课间休息
	15:30 - 17:00	原理图与PCB的同步
		PCB编辑器基本操作
		PCB设计对象
17:00 - 17:30	答疑	
第二天	9:00 - 9:30	PCB板层定义
		PCB设计规则的定义
	10:15 - 10:30	课间休息
	10:30 - 12:00	PCB设计规则的使用
		元器件布局及交互式布线
	12:00 - 13:30	午休
	13:30 - 15:15	铺铜及铺铜管理器
		生产文件输出
	15:15 - 15:30	课间休息
15:30 - 17:30	认证考试	